

Data la seguente tabella della verità:

1. Minimizzare la funzione logica Y utilizzando la mappa di Karnaugh
2. Rappresentare la funzione Y usando solo porte logiche universali NAND
3. Disegnare il circuito con i collegamenti utilizzando l'integrato 7400

A	B	C	D	Y
0	0	0	0	1
0	0	0	1	1
0	0	1	0	X
0	0	1	1	1
0	1	0	0	0
0	1	0	1	1
0	1	1	0	0
0	1	1	1	0
1	0	0	0	1
1	0	0	1	1
1	0	1	0	X
1	0	1	1	1
1	1	0	0	0
1	1	0	1	1
1	1	1	0	0
1	1	1	1	0